

1. Trong bộ nhớ **ROM**, **thời gian truy nhập** đối với ngăn nhớ có địa chỉ **00000H** so với thời gian truy nhập đối với ngăn nhớ có địa chỉ **00FFFFH** như thế nào?

- A. Lớn hơn
- B. Nhỏ hơn
- C. Bằng nhau
- D. Không so sánh được

2. Trong bộ nhớ **RAM**, **thời gian truy nhập** đối với ngăn nhớ có địa chỉ **00000H** so với thời gian truy nhập đối với ngăn nhớ có địa chỉ **FFFFFFH** như thế nào?

- A. Lớn hơn
- B. Nhỏ hơn
- C. Bằng nhau
- D. Không so sánh được

3. Các bộ nhớ nào sau đây **cho phép truy nhập ngẫu nhiên**?

- A. DRAM
- B. ROM
- C. Cache
- D. Cả ba loại trên

4. Đặc điểm của bộ nhớ **Cache** là:

- A. Dung lượng lớn
- B. Thời gian truy nhập lớn
- C. Thời gian truy nhập nhỏ
- D. Chi phí thấp

5. Đặc điểm của bộ nhớ **Cache** là:

- A. Có dung lượng lớn hơn bộ nhớ RAM
- B. Cho phép truy nhập nhanh hơn so với bộ nhớ DRAM
- C. Cho phép truy nhập nhanh hơn so với các thành ghi của CPU
- D. Là bộ nhớ cố định

6. Chức năng của tín hiệu **Chip Enable** trong **IC bộ nhớ** là gì?

- A. Cho phép đọc dữ liệu trong IC bộ nhớ
- B. Cho phép ghi dữ liệu vào IC bộ nhớ
- C. Cho phép IC bộ nhớ hoạt động
- D. Cho phép đọc, ghi đồng thời đối với IC bộ nhớ

7. Đặc điểm của bộ nhớ **ROM**

- A. Cho phép ghi dữ liệu
- B. Chỉ cho phép đọc dữ liệu
- C. Bị mất dữ liệu khi không có nguồn cấp
- D. Cho phép ghi/đọc dữ liệu đồng thời tại một vị trí nhớ

8. Đặc điểm của bộ nhớ **RAM** nói chung

- A. Cho phép ghi dữ liệu
- B. Chỉ cho phép đọc dữ liệu
- C. Không bị mất dữ liệu khi không có nguồn cấp
- D. Cho phép ghi/đọc dữ liệu đồng thời tại một vị trí nhớ

9. Đặc điểm của bộ nhớ **SRAM**

- A. Phải được làm tươi theo chu kỳ
- B. Không phải làm tươi theo chu kỳ
- C. Thời gian truy nhập lớn
- D. Chi phí trên một bit nhớ thấp

10. Đặc điểm của bộ nhớ **DRAM**

- A. Thời gian truy nhập nhỏ
- B. Chi phí trên một bit nhớ cao
- C. Không phải làm tươi theo chu kỳ
- D. Phải được làm tươi theo chu kỳ

11. Bộ nhớ Cache được cấu trúc từ loại bộ nhớ nào trong số các bộ nhớ sau đây?

A. SRAM

B. DRAM

D. Flash ROM

C. ROM

12. Chức năng của bộ nhớ Cache trong máy tính là gì?

A. Giúp mở rộng dung lượng bộ nhớ

B. Chứa các toán hạng là hằng số

C. Lưu giữ dữ liệu mà bộ vi xử lý thường xuyên sử dụng

D. Lưu giữ các tham số hệ thống

13. Đường dây Read/Write trong IC bộ nhớ có chức năng là gì?

A. Cho biết bộ nhớ có cho phép đọc và ghi hay không

B. Cho biết bộ nhớ có thể đọc và ghi đồng thời hay không

C. Cho biết thao tác được thực hiện là đọc hay ghi

D. Cho biết bộ nhớ có bị cấm đọc hay cấm ghi không

14. Trong các bộ nhớ sau, bộ nhớ nào yêu cầu làm tươi theo chu kỳ?

A. SRAM

B. DRAM

C. PROM

D. EPROM

15. Trong các bộ nhớ SRAM và DRAM, loại nào tiêu thụ nguồn nuôi lớn hơn?

A. SRAM

B. DRAM

C. Bằng nhau

D. Không so sánh được

16. Đặc điểm của bộ nhớ **ROM** là:

A. Cho phép truy nhập nhanh hơn bộ nhớ RAM

B. Nội dung không bị thay đổi

- C. Lưu trữ được nhiều thông tin hơn bộ nhớ RAM
- D. Được sử dụng làm bộ nhớ Cache

17. Phát biểu nào sau đây **đúng**?

- A. Bộ nhớ SRAM rẻ hơn bộ nhớ DRAM
- B. Bộ nhớ SRAM được sử dụng chỉ tại thời điểm khởi động máy tính
- C. Bộ nhớ SRAM được sử dụng cho bộ nhớ Cache
- D. Bộ nhớ SRAM có thời gian truy nhập lớn hơn DRAM

18. Cấu tạo của **một ô nhớ DRAM** như thế nào?

- A. Gồm hai tụ điện và một Transistor
- B. Gồm một tụ điện và một Transistor
- C. Gồm hai tụ điện và hai Transistor
- D. Gồm hai tụ điện và hai Transistor

19. Cấu tạo của **một ô nhớ SRAM** như thế nào?

- A. Gồm hai tụ điện và ba Transistor
- B. Gồm ba tụ điện và hai Transistor
- C. Gồm bốn tụ điện và hai Transistor
- D. Gồm sáu Transistor

20. **Tốc độ truy nhập** của bộ nhớ SRAM so với bộ nhớ DRAM như thế nào?

- A. Chậm hơn
- B. Nhanh hơn
- C. Bằng nhau
- D. Không xác định được

21. Đối với **bộ nhớ truy nhập ngẫu nhiên**, điều nào sau đây **đúng**?

- A. Dữ liệu của bộ nhớ được đọc hay ghi tại các thời điểm ngẫu nhiên
- B. Thời gian truy nhập vào bất kỳ ngăn nhớ nào trong bộ nhớ đều bằng nhau
- C. Dữ liệu trong bộ nhớ có giá trị ngẫu nhiên

D. Dữ liệu trong bộ nhớ không được đọc hay ghi một cách tuần tự

22. Đối với **bộ nhớ truy nhập ngẫu nhiên**, điều nào sau đây **không đúng**?

A. Để truy nhập vào bất kỳ ngăn nhớ nào trong bộ nhớ, ta chỉ cần xác định địa chỉ của nó

B. Thời gian truy nhập vào bất kỳ ngăn nhớ nào trong bộ nhớ đều bằng nhau

C. Địa chỉ các ngăn nhớ bao gồm địa chỉ hàng và địa chỉ cột

D. Dữ liệu trong bộ nhớ không được đọc hay ghi một cách tuần tự theo địa chỉ của bộ nhớ

23. Đối với bộ nhớ **SRAM**, điều nào sau đây **đúng**?

A. Phải được làm tươi theo chu kỳ

B. Thời gian truy nhập lớn

C. Thời gian truy nhập nhỏ

D. Chi phí trên một bit nhớ thấp

24. Đối với bộ nhớ **SRAM**, điều nào sau đây **không đúng**?

A. Không phải làm tươi theo chu kỳ

B. Thời gian truy nhập lớn

C. Được dùng làm bộ nhớ Cache

D. Chi phí trên một bit nhớ cao

25. Đối với bộ nhớ **ROM**, điều nào sau đây **đúng**?

A. Là bộ nhớ truy nhập ngẫu nhiên

B. Cho phép ghi dữ liệu

C. Luôn có dung lượng lớn hơn bộ nhớ RAM

D. Có thể được sử dụng làm bộ nhớ Cache

26. Đối với bộ nhớ **ROM**, điều nào sau đây **không đúng**?

A. Là bộ nhớ truy nhập ngẫu nhiên

B. Chỉ cho phép đọc dữ liệu